

강의계획서

과목명	국문	디스플레이-반도체 공정								
	영문	Display-Semiconductor Process								
운영대학	한국기술교육대학교	교과구분 (교과목코드)	전선(141011)	담당교수	성명	홍기현				
운영학과	디스플레이-시스템반도체소부장전공				소속	충남대학교				
학점시수	3/3/0				개설년도 / 학기	2023년 2학기	연락처			
		이메일	khong@cnu.ac.kr							
교과목 표 및 개요	반도체 공정에 대한 기초 원리 이해 반도체 8대 공정 소개 및 공정 과정에 대한 주차별 학습									
주 핵심역량과 교과목 간 연계성	주 핵심역량: 반도체 공정 기초지식 학습 교과목 연계성: 반도체 물성, 반도체 재료, 반도체 소자									
핵심역량(%)	모듈화			통합			확장			
	ICT 기술활용	시스템 사고	프로젝트 실행	융합적 해결	창의적 혁신	테크니컬 커뮤니케이션	진로학습	지역사회 공헌	심미적 감성	
	0	0	0	50	30	0	20	0	0	
역량기반 학습목표	핵심역량			학습목표						
	융합적 해결			반도체 공정을 공부함으로써 반도체 소재로부터 소자 제작에 대한 융합적 지식을 함양						

수업방법(%)		강의	토의/ 토론	실험/ 실습	현장학 습	발표	기타
		80	20	0	0	0	0
교수법 (선택)	문제중심학습			프로젝트기반학습			플립러닝
성적평가(%)		출석	중간고 사	기말고 사	과제	토론	기타
		10	40	50	0	0	0
기타 안내사 항							
주차	수업내용				교재범위 및 과제물		비고
1	반도체 공정 소개						
2	웨이퍼 제작 - 1						
3	웨이퍼 제작 - 2						
4	리소그래피 - 1						
5	리소그래피 - 2						
6	확산 - 1						
7	확산 - 2						
8	이온 주입						
9	습식 식각						
10	건식 식각						
11	박막 공정 - 1						
12	박막 공정 - 2						